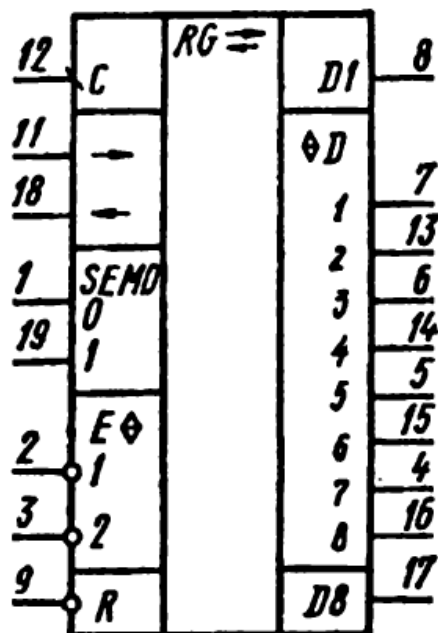


КР1533ИР24, КФ1533ИР24, ЭКР1533ИР24, ЭКФ1533ИР24

Микросхемы представляют собой восьмиразрядный универсальный сдвиговый регистр с выходом на три состояния и могут применяться в качестве буферного запоминающего устройства для временного хранения данных, для преобразования данных из параллельной формы в последовательную (и наоборот), для задержки сигналов. Корпус типа 2140.20-8, масса не более 2,6 г и 4321.20-В, 2140.20-В.

Назначение выводов: 1 — вход выбора режима *SEMO0*; 2 — вход разрешения состояния высокого импеданса 1; 3 — вход разрешения состояния высокого импеданса 2; 4...7 — входы/выходы данных 7, 5, 3, 1; 8 — выход первого разряда данных *D1*; 9 — вход установки в состояние низкого уровня \bar{R} ; 10 — общий; 11 — вход «сдвиг вправо»; 12 — вход тактовый; 13...16 — входы/выходы данных 2, 4, 6, 8; 17 — выход восьмого разряда данных *D8*; 18 — вход «сдвиг влево»; 19 — вход выбора режима *SEMO1*; 20 — напряжение питания.



Условное графическое
обозначение КР1533ИР24,
КФ1533ИР24, ЭКР1533ИР24,
ЭКФ1533ИР24

Электрические параметры

Номинальное напряжение питания	5 В ±10%
Выходное напряжение низкого уровня:	
по выводам 8, 17:	
при $I_{\text{ВЫХ}}^0 = 4 \text{ мА}$	≤ 0,4 В
при $I_{\text{ВЫХ}}^0 = 8 \text{ мА}$	≤ 0,5 В
по выводам 4...7, 13...16:	
при $I_{\text{ВЫХ}}^0 = 12 \text{ мА}$	≤ 0,4 В
при $I_{\text{ВЫХ}}^0 = 24 \text{ мА}$	≤ 0,5 В
Выходное напряжение высокого уровня:	
по выводам 4...7, 13...16 при $I_{\text{ВЫХ}}^1 = -2,6 \text{ мА}$	≥ 2,4 В
по выводам 8, 17 при $I_{\text{ВЫХ}}^1 = -0,4 \text{ мА}$	≥ 2,5 В
Ток потребления при низком уровне выходного напряжения при $U_{\text{П}} = 5,5 \text{ В}$	≤ 38 мА

Ток потребления при высоком уровне выходного напряжения при $U_{п}=5,5 В$	≤ 28 мА
Ток потребления в состоянии «выключено» при $U_{п}=5,5 В$	≤ 40 мА
Входной ток низкого уровня:	
по выводам <i>1, 11, 4...7, 13...16, 18, 19</i>	$\leq -0,2 $ мА
по выводам <i>2, 3, 9, 12</i>	$\leq -0,1 $ мА
Входной ток высокого уровня	≤ 20 мкА
Время задержки распространения сигнала при включении:	
от вывода <i>12</i> к выводам <i>4...7, 13...16</i>	≤ 19 нс
от вывода <i>12</i> к выводам <i>8, 17</i>	≤ 18 нс
от вывода <i>9</i> к выводам <i>8, 17, 13...16, 4...7</i>	≤ 22 нс
Время задержки распространения сигнала при выключении:	
от вывода <i>12</i> к выводам <i>4...7, 13...16</i>	≤ 13 нс
от вывода <i>12</i> к выводам <i>8, 17</i>	≤ 15 нс
Время задержки распространения сигнала при переходе из состояния высокого уровня в состояние «выключено» (на уровне отсчета на выходном напряжении <i>2,1 В</i>) от выводов <i>1, 2, 3, 19</i> к выводам <i>4...7, 13...16</i>	≤ 40 нс
Время задержки распространения сигнала при переходе из состояния низкого уровня в состояние «выключено» (на уровне отсчета на выходном напряжении <i>0,7 В</i>) от выводов <i>1, 2, 3, 19</i> к выводам <i>4...7, 13...16</i>	≤ 35 нс
Время задержки распространения сигнала при переходе из состояния «выключено» в состояние высокого уровня:	
от выводов <i>2, 3</i> к выводам <i>4...7, 13...16</i>	≤ 16 нс
от выводов <i>1, 19</i> к выводам <i>4...7, 13...16</i>	≤ 17 нс
Время задержки распространения сигнала при переходе из состояния «выключено» в состояние низкого уровня от выводов <i>1, 2, 3, 19</i> к выводам <i>4...7, 13...16</i>	≤ 22 нс

Предельно допустимые режимы эксплуатации

Максимальный выходной ток высокого уровня:	
по выводам <i>8, 17</i>	$ -0,4 $ мА
по выводам <i>7...16</i>	$ -2,6 $ мА
Максимальный выходной ток низкого уровня:	
по выводам <i>8, 17</i>	8 мА
по выводам <i>7...16</i>	24 мА