

Интегральные микросхемы

Типо- номинал	I _{пот.} мкА U _п =9, 45 В U ⁰ _{вх} = 0 В макс. знач.	t ⁰¹ _{зд.р.н} с t ¹⁰ _{зд.р.н} с U _п =9,0 В F=1 МГц макс. знач.	f МГц U _п =9,0 В C=50 пФ мин. знач.	U ¹ _{вых.} , В U _п =8,55 В R _н =150 кОм мин. знач.	U ⁰ _{вых.} , В U _п =9,45 В R _н =150 кОм макс. знач.	Токр °С	Технические условия	Корпус
К176 ЛА7	0,3	200	-	8,2	0,3	-45..85	БКО.348.047-01 ТУ	201.14-1
К176 ЛЕ5	0,3	200	-	8,2	0,3		-«-	
К176 ТМ2	3,0	-	1,0	7,7	0,3		БКО.348.047-02 ТУ	
К176 ИЕ2	100	-	2,0	8,2	0,3		БКО.348.047-05 ТУ	38.16-1
К176 ИЕ8	100		2,0	8,2	0,3		БКО.348.047-08 ТУ	
							ГОСТ 18725-83	

К 176 ЛА7 – Четыре логических элемента «2И-НЕ»

К 176 ЛЕ5 – Четыре логических элемента «2ИЛИ-НЕ»

К 176 ТМ2 – Два триггера D - типа

К 176 ИЕ2 – Пятиразрядный счётчик

К 176 ИЕ8 – Десятичный счётчик с дешифратором

Типо- номинал	Uп, мА Uп=5 В + 5% макс. знач.	I ⁰ вых, мА U ⁰ вых =0,8В макс. знач.	I ⁰ вх, мА U ⁰ вх =0,4 В макс. знач.	I ¹ вых, мА U ¹ вых =10В =1,7В значени я	I ¹ вх, мА U ¹ вх =2,4 В макс. знач	U ⁰ вых, В I ⁰ вых= 20 мА макс. знач	Т окр °С	Технически е условия	Корпус
514ИД1*	50	0,3	-1,6	2,7..4,2	0,7	-	-60.. 85	БКО.347.044- 01	402.16- 6.02
								ОСТ В 110398-87	
514ИД2*	50	-	-1,6	0,225	0,7	0,4	-«-	-«-	-«-
КР514ИД 1	50	0,3	-1,6	2,5..4,6	0,7	-	-10.. 70	БКО.348.103- 02	201.14- 1
								ГОСТ 18725- 83	
КР514ИД 2	50	-	-1,6	0,25	0,7	0,4	-«-	-«-	-«-

*Изменение I_{пот} микросхем 514 ИД1 514 ИД2 производится при U_п=5 В ±10%

514 ИД1, КР514 ИД1 – Дешифратор цифровых сигналов двоичного кода в сигналы «семисегментного» кода для управления п/проводниковыми цифровыми индикаторами с разъединёнными анодами сегментов.

514 ИД2, КР514 ИД2 – Дешифратор цифровых сигналов двоичного кода в сигналы «семисегментного» кода для управления п/проводниковыми цифровыми индикаторами с разъединёнными катодами сегментов.