

Восьмиразрядный регистр сдвига

16	A1	RG>	B1	8	N выв.	Назначение	N выв.	Назначение
17	A2		B2	7				
18	A3		B3	6				
19	A4		B4	5				
20	A5		B5	4				
21	A6		B6	3				
22	A7		B7	2				
23	A8		B8	1				
9	AE							
10	IS							
11	A/B							
13	P/S							
14	A/S							
15	C							
1	Выход/вход		13	Вход "Парал./посл."				
2	Выход/вход		14	Вход "Асинх./синх."				
3	Выход/вход		15	Вход синхронизации				
4	Выход/вход		16	Вход/выход				
5	Выход/вход		17	Вход/выход				
6	Выход/вход		18	Вход/выход				
7	Выход/вход		19	Вход/выход				
8	Выход/вход		20	Вход/выход				
9	Вход разрешен. "А"		21	Вход/выход				
10	Вход послед. кода		22	Вход/выход				
11	Вход управления		23	Вход/выход				
12	Общий		24	Ucc				

Таблица рабочих состояний

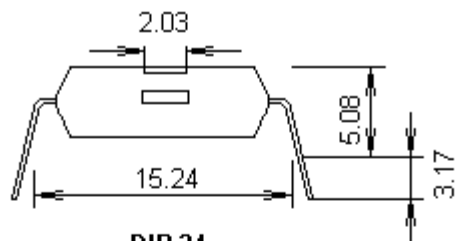
V1	V2	V3	V4	Режим работы
0	0	0	X	Последовательный синхронный ввод, шины групп А и В отключены
0	0	1	X	Последовательный синхронный ввод, выходы-шины группы В, шины группы А отключены
0	1	0	0	Параллельный синхронный ввод, входы-шины групп В, А отключены
0	1	0	1	Параллельный асинхронный ввод, входы-шины группы В, шины группы А отключены
0	1	1	0	Информация в регистре не изменяется, выходы-шины группы В, шины группы А отключены
0	1	1	1	Информация в регистре не изменяется, выходы-шины группы В, шины группы А отключены
1	0	0	X	Последовательный синхронный ввод, выходы-шины группы А, шины группы В отключены
1	0	1	X	Последовательный синхронный ввод, выходы-шины группы В, шины группы А отключены
1	1	0	0	Параллельный синхронный ввод, входы-шины группы В, выходы-группы А отключены
1	1	0	1	Параллельный синхронный ввод, входы-шины группы В, выходы-группы А
1	1	1	0	Параллельный синхронный ввод, входы-шины группы А, выходы-группы В
1	1	1	1	Параллельный синхронный ввод, входы-шины группы А, выходы-группы В

Регистр осуществляет преобразование последовательных (параллельных) кодов в параллельную (последовательную) форму.

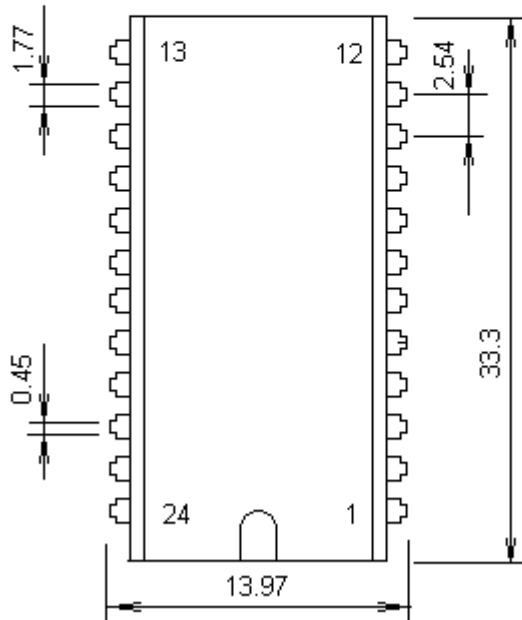
При параллельной записи информации по шинам А (В) на управляющий вход P/S необходимо подать напряжение высокого уровня (при уровне Н на входе управления А/В шина А является входом, В – выходом, при L – шина В - входом, А - выходом).

Параллельная запись информации может осуществляться асинхронно (при уровне Н на входе А/S) или синхронно (при уровне L на входе А/S) по положительному перепаду напряжения на входе С. Вход АЕ обеспечивает связь шин А с собственно регистром. При уровне L на входе АЕ эта связь разрывается, что позволяет объединять выходы нескольких микросхем.

Последовательная запись информации осуществляется по входу D при уровне L на входе P/S. Последовательный ввод информации может осуществляться только синхронно, независимо от того, какой сигнал присутствует на входе А/S.



DIP 24
Пластик



Тип микросхемы	K561ИР6
Фирма производитель	СНГ
Функциональное назначение	8-разрядный универсальный сдвиговый регистр
T, C	-10...+70
Vdd min...Vdd max, В	-0.5...+18
Pd, мВт	300
Напр. сиг.	A-B
Vil(Vnl), В при Vdd=5В	1.5
Vih(Vnh), В при Vdd=5В	3.5
Icc, мкА при Vdd=5В	<20
TrHL tip, нс при Vdd=5В	85
TrLH tip, нс при Vdd=5В	85
TrHL max, нс при Vdd=5В	300
TrLH max, нс при Vdd=5В	300
Vil(Vnl), В при Vdd=10В	3
Vih(Vnh), В при Vdd=10В	7
Icc, мкА при Vdd=10В	<40
TrHL tip, нс при Vdd=10В	45
TrLH tip, нс при Vdd=10В	45
TrHL max, нс при Vdd=10В	160
TrLH max, нс при Vdd=10В	160
Vil(Vnl), В при Vdd=15В	4
Vih(Vnh), В при Vdd=15В	11
Icc, мкА при Vdd=15В	<80
TrHL tip, нс при Vdd=15В	30
TrLH tip, нс при Vdd=15В	30
TrHL max, нс при Vdd=15В	120
TrLH max, нс при Vdd=15В	120
Корпус	24DIP