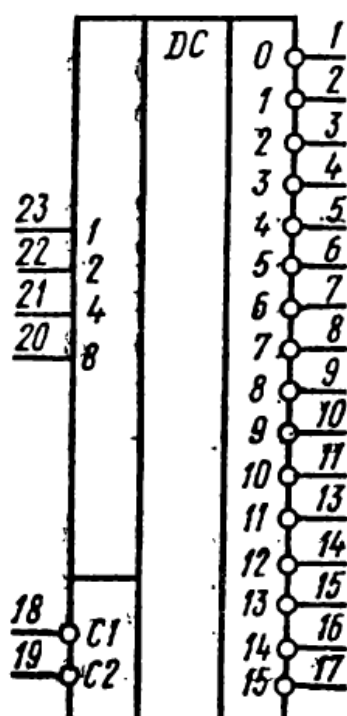


КР153ЗИДЗ, КФ153ЗИДЗ, ЭКФ153ЗИДЗ



Условное графическое обозначение КР153ЗИДЗ, КФ153ЗИДЗ, ЭКФ153ЗИДЗ
 20 — вход информационный D4; 21 — вход информационный D3; 22 — вход информационный D2; 23 — вход информационный D1; 24 — напряжение питания.

Микросхемы представляют собой дешифратор 4×16. Если на одном из стробирующих входов устанавливается высокий уровень, то на всех 16 выходах также будет высокий уровень независимо от кода на входах D1...D4. Корпус типа 2142.24-2, масса не более 4 г, 4322.24-A.

Назначение выводов: 1 — выход $\overline{Y0}$; 2 — выход $\overline{Y1}$; 3 — выход $\overline{Y2}$; 4 — выход $\overline{Y3}$; 5 — выход $\overline{Y4}$; 6 — выход $\overline{Y5}$; 7 — выход $\overline{Y6}$; 8 — выход $\overline{Y7}$; 9 — выход $\overline{Y8}$; 10 — выход $\overline{Y9}$; 11 — выход $\overline{Y10}$; 12 — общий; 13 — выход $\overline{Y11}$; 14 — выход $\overline{Y12}$; 15 — выход $\overline{Y13}$; 16 — выход $\overline{Y14}$; 17 — выход $\overline{Y15}$; 18 — вход стробирования $\overline{C1}$; 19 — вход стробирования $\overline{C2}$; 20 — вход информационный D4; 21 — вход информационный D3; 22 — вход информационный D2; 23 — вход информационный D1; 24 — напряжение питания.

Электрические параметры

Номинальное напряжение питания	5 В ±10%
Выходное напряжение низкого уровня при $U_n = 4,5$ В	≤ 0,4 В
Выходное напряжение высокого уровня при $U_n = 4,5$ В	≥ 2,5 В
Входной ток низкого уровня	≤ -0,2 мА
Входной ток высокого уровня (для одиночного входа)	≤ 20 мкА
Ток потребления при $U_n = 5,5$ В	≤ 15 мА
Время задержки распространения сигнала при включении:	
от входов 20; 21, 22, 23 к выходам	≤ 33 нс
от входов 18; 19 к выходам	≤ 32 нс
Время задержки распространения сигнала при выключении:	
от входов 20, 21, 22, 23 к выходам	≤ 36 нс
от входов 18; 19 к выходам	≤ 36 нс
Емкость входа	≤ 5 пФ