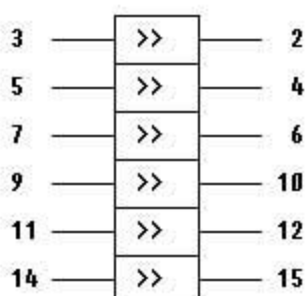


# К561ПУ4

## Шесть преобразователей уровня



№ вв.	Назначение	№ вв.	Назначение
1	Исс	9	Вход
2	Выход	10	Выход
3	Вход	11	Вход
4	Выход	12	Выход
5	Вход	13	Свободный
6	Выход	14	Вход
7	Вход	15	Выход
8	Общий	16	Свободный

Таблица истинности

Входы						Выходы					
3	5	7	9	11	14	2	4	6	10	12	15
0	0	0	0	0	0	0	0	0	0	0	0
1	1	1	1	1	1	1	1	1	1	1	1

Микросхема применяется для согласования КМОП- и ТТЛ-схем, а также низкопороговых и высокопороговых КМОП-схем.

Схема на выходе не имеет диодов, подключенных анодами к шине питания, что позволяет подавать на вход микросхемы напряжение, превышающее напряжение питания. Наличие мощных выходных инверторов позволяет работать на большую нагрузку с  $I_{\text{вых}}=8\text{мА}$ . Микросхема может быть использована для согласования ИС КМОП, работающих при напряжении питания до 15В с ИС ТТЛ с напряжением питания 5В.

